

AHCI *Advanced Host Controller Interface. Interfície avançada del controlador amfitrió.*

És una especificació que defineix les operacions dels SATA. L'especificació descriu una estructura de memòria de sistema per als venedors del maquinari per intercanviar dades entre la memòria del sistema hoste i els dispositius d'emmagatzematge. AHCI ofereix als desenvolupadors del programari i als dissenyadors del maquinari un mètode estàndard per detectar, configurar i programar els adaptadors SATA/AHCI. AHCI exposa les capacitats avançades de SATA (per exemple l'hot-swap i NCQ) per a que els sistemes puguin utilitzar-los. Permetre AHCI en la BIOS causarà un error 0x7B (INACCESSIBLE_BOOT_DEVICE) en instal·lacions de Windows XP i Windows Vista on els drivers AHCI/RAID per al chipset no estan instal·lats.

Hot swap *Substitució a cop calent.*

El terme hot swap fa referència a la capacitat d'alguns components de maquinari per ser instal·lats o substituïts sense necessitat de detenir o alterar l'operació normal de la computadora on s'allotgen.

Aquesta denominació s'atorga generalment a components essencials per al funcionament de la computadora. El mateix concepte té altres denominacions quan s'aplica a components no essencials.

Els discs durs d'àmbit corporatiu solen sofrir avaries amb certa freqüència. Normalment, aquests discs se situen en una configuració redundat (RAID). D'aquesta manera, és possible extreure el disc avariats i substituir-lo per un altre de nou sense sofrir pèrdua de dades.

NCQ *Native Command Queueing. Cua nativa de comandos.*

Fa referència a una tecnologia que augmenta el rendiment en les unitats de discs durs del tipus SATA. Permet al disc dur optimitzar l'ordre en la qual són executades les sol·licituds d'escriptura/lectura. L'optimització es fa reduint la quantitat de moviments innecessaris dels capçals de la unitat de disc dur.

ACPI *Advanced Configuration and Power Interface. Interfície Avançada de Configuració i Energia.*

És un estàndard que controla el funcionament del BIOS i proporciona mecanismes avançats per a la gestió i estalvi de l'energia. Així, per exemple, converteix la pulsació del botó d'apagat en un simple esdeveniment, de tal manera que el sistema operatiu pot detectar-ho i li permet efectuar un apagat ordenat de la màquina, sense risc per al maquinari d'aquesta com ocorria anteriorment.

APIC *Advanced Programmable Interrupt Controller. Controlador avançat i programable d'interrupcions.*

És un controlador d'interrupcions, incorporat a la CPU i dissenyat per i per al multiprocés, concretament per poder incorporar múltiples microprocessadors a la placa mare. No confondre amb l'"I/O APIC" de la placa base que consisteix en una millora del PIC clàssic de l'arquitectura AT i l'avantatge és que ofereix més de 16 IRQs i una gestió més ràpida de les mateixes.